

DERWENT-ACC-NO: 1989-320146  
DERWENT-WEEK: 198944  
COPYRIGHT 1999 DERWENT INFORMATION LTD

TITLE: Semiconductor device - has resin-covered dummy  
bumps around  
semiconductor chip on support substrate NoAbstract DWg 1/4

PATENT-ASSIGNEE: FUJI ELECTRIC MFG CO LTD [FJIE]

PRIORITY-DATA: 1988JP-0065431 (March 18, 1988)

PATENT-FAMILY:

PUB-NO	PUB-DATE	LANGUAGE
PAGES	MAIN-IPC	
JP 01238148 A	September 22, 1989	N/A
002	N/A	

APPLICATION-DATA:

PUB-NO	APPL-DESCRIPTOR	APPL-NO
JP 01238148A	N/A	1988JP-0065431
	March 18, 1988	

INT-CL (IPC): H01L021/92

ABSTRACTED-PUB-NO:

EQUIVALENT-ABSTRACTS:

TITLE-TERMS:

SEMICONDUCTOR DEVICE RESIN COVER DUMMY BUMP SEMICONDUCTOR  
CHIP SUPPORT  
SUBSTRATE NOABSTRACT

DERWENT-CLASS: U11 U14

EPI-CODES: U11-D03A9; U11-D03B1; U11-E01X; U14-H03A2;

⑯ 日本国特許庁 (JP)

⑪ 特許出願公開

⑫ 公開特許公報 (A)

平1-238148

⑬ Int. Cl. 4

H 01 L 21/92  
21/60

識別記号

庁内整理番号

⑭ 公開 平成1年(1989)9月22日

B-6824-5F  
Q-6918-5F  
S-6918-5F

審査請求 未請求 請求項の数 1 (全3頁)

⑮ 発明の名称 半導体装置

⑯ 特願 昭63-65431

⑰ 出願 昭63(1988)3月18日

⑱ 発明者 西澤 正人 神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会社内

⑲ 出願人 富士電機株式会社 神奈川県川崎市川崎区田辺新田1番1号

⑳ 代理人 弁理士 山口巖

明細書

(従来の技術)

パンプ電極を用いて半導体チップを支持基板上に実装するのにワイヤレスポンディング方式を用いた場合、安定した支持を目的として第2図に示すようにチップ1の周辺の図示しないパッドの上にパンプ電極2を形成することが一般的であることはよく知られている。

(発明が解決しようとする課題)

しかし、チップ1の面積が大きくなるに伴い、パンプ電極2の間の最大距離は大きくなり、半導体材料とセラミックなどの支持基板材料との熱膨脹係数差から起こるヒートサイクル時の熱応力のため、パンプ電極接続部の損傷ないし破壊などの故障が起こり、半導体装置の信頼性が低下する欠点があった。この欠点を除くために、本出願人の出願に係る特願昭62-279676号明細書に記載されているように、パンプ電極をチップの中心部に隣接するパンプ電極間の間隔がほぼ等しくなるように配置することが提案されている。

本発明の課題は、上記提案の半導体装置の信頼

1. 発明の名称 半導体装置

2. 特許請求の範囲

1) 半導体チップの一面上の中心部に隣接するパンプ電極相互間の間隔をほぼ等しくして配置されたパンプ電極を用いてワイヤレスポンディング方式により半導体チップ面上の導体と対向する支持基板面上の導体が接続されるものにおいて、半導体チップ周辺の全域にわたって半導体チップ面および支持基板面の少なくとも一方の前記導体に接続される導体の存在しない個所で対向面に接触し、樹脂によって被覆される複数のダミーパンプが設けられたことを特徴とする半導体装置。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、ワイヤレスポンディング方式による半導体チップの支持基板上への実装のために、半導体チップに形成された回路素子部上には絶縁膜を介して配線導体およびパンプ電極を設けた半導体装置に関する。

性をさらに向上せしめることにある。

(課題を解決するための手段)

上記の課題の解決のために、本発明は、半導体チップの一面上の中心部に隣接するバンプ電極相互間の間隔をほぼ等しくして配置されたバンプ電極を用いてワイヤレスポンディング方式により半導体チップ面上の導体と対向する支持基板面上の導体が接続される半導体装置において、半導体チップの周辺全域にわたって半導体チップ面および支持基板面の少なくとも一方の前記導体と接続される導体の存在しない個所で対向面に接触し、樹脂によって被覆される複数のダミーバンプが設けられたものとする。

(作用)

半導体チップの実装のためにチップ中央部にはほぼ等間隔を保って配置されたバンプ電極の周囲を全域にわたってチップおよび半導体基板に接触するダミーバンプで囲むことにより、チップと基板の平行度が保持され、ねじれ等に対する接続強度が向上する。さらにダミーバンプを樹脂の被覆に

を設ける。さらにCr, Cu, Au膜を積層して下地金属層7を形成後、フォトエッチング加工でバターンニングし、はんだめっきで下地金属層7上にはんだを被着し、約350℃に加熱して球状化し、バンプ電極2およびそれよりやや径の大きいダミーバンプ3を形成する。はんだの被着は、約50μmの厚さに真空蒸着することによってもよい。

第4図(a), (b)は本発明の一実施例の実装工程を示し、第2図あるいは第3図に示したように半導体チップ1を下向きにして配線支持基板9の上に載せる(図a)。この際、ダミーバンプ3とバンプ電極2の高さの差を補償する厚さの予備はんだ層10を基板9の配線上に被着しておく。このあと、はんだをリフローさせるが、径の小さいバンプ電極3が先に融けて予備はんだ層と接着し、その間径の大きいダミーバンプ3で一定に保たれるチップ1、基板9間の距離だけの高さのはんだ柱にバンプ電極2となる。しばらく後にダミーバンプ3が融けて基板9とチップ1の外周部が接着される。なお、ダミーバンプ3の接着性をよくするため、

より補強することにより接続強度が一層高くなる。

(実施例)

第1図は本発明の一実施例のバンプ電極の配置を示し、バンプ電極2はチップ1の中央部にそれぞれ正三角形の頂点を占める位置にチップ内の各回路素子と支持基板の配線導体との接続のために設けられている。従って隣接バンプ電極2間の間隔はほぼ等しい。これらのバンプ電極2を取囲んで、チップ1の周縁部にダミーバンプ3がほぼ等間隔で設けられていて、さらに樹脂4によって包围されている。

第3図はチップ1の一部を拡大して示したもので、チップ1の領域11に酸化膜51の開口部で接触する所からなる第一配線導体61の上に低温CVD酸化物からなる層間絶縁膜52を介して第二配線導体62が形成され、絶縁膜52の開口部で第一配線導体61と接觸している。この第二配線導体62の上および層間絶縁膜52の上を窒化物からなるバッシェーション膜8で覆い、フォトエッチングで第二配線導体62の上およびチップ1の外周近くに開口部

を設ける。さらにダミーバンプ接觸部の基板9あるいはチップ1に導体層を独立して設け、予備はんだ層を設けてもよい。例えば、バンプ電極2の直径が50μm、ダミーバンプ3の直径が62μmとすれば、体積についてはダミーバンプはバンプ電極の2倍となり、リフロー時間も加える熱量を一定とすればほぼ2倍となるので上述のようにバンプ電極3は細長い柱状となり、断面に比して高さが長いので、チップ1と基板9との熱膨脹係数差による応力が分散し、接続部の損傷ないし破壊が起こることがない。さらに、第4図(b)に示すようにダミーバンプ3にエポキシ樹脂などの樹脂4を被覆して固定することによりダミーバンプ3によるチップ1と配線基板9の平行保持は補強され、ねじれ、熱応力等の面に対する強度が向上する。

(発明の効果)

本発明によれば、半導体材料と実装支持基板材料との熱膨脹係数の差による熱応力を小さくするためチップ中央にバンプ電極をほぼ等間隔にして配置した場合、電極の設けられないチップ周辺部

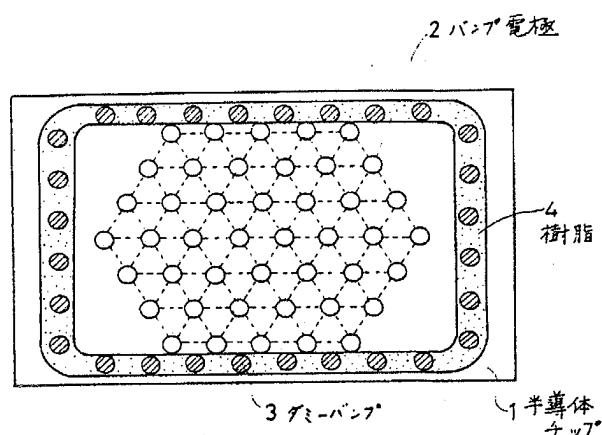
に全面にわたってダミーパンプを設けることにより、チップと実装基板の固着が中央部ばかりではなく周辺部でも行われて両者の平行保持が確実にでき、さらにダミーパンプを樹脂で被覆することにより、熱応力の負荷の大きい周辺部の接続強度がより強くなるので、実装の信頼性の向上への寄与は大きい。またチップに形成したダミーパンプの径をパンプ電極より大きくすることにより、パンプ電極はチップと基板間で引きのばされた柱状にすることも可能で、パンプ電極内の応力の分散を図ることができ、信頼性の一層の向上が可能になる。

#### 4. 図面の簡単な説明

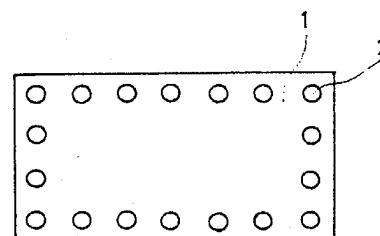
第1図は本発明の一実施例の半導体チップの平面図、第2図は従来の半導体チップの平面図、第3図は本発明の一実施例の実装前の半導体チップの要部断面図、第4図(a)、(b)は本発明の一実施例の実装工程を順に示す断面図である。

1：半導体チップ、2：パンプ電極、3：ダミーパンプ、4：樹脂、9：配線基板。

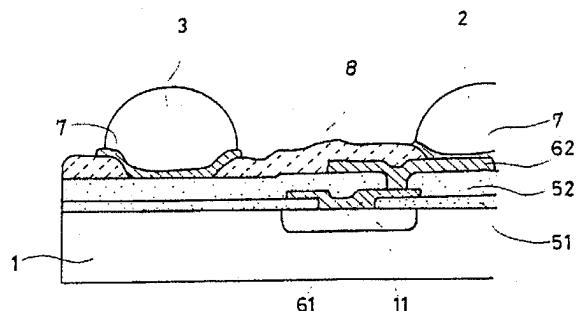
代理人弁理士 山口 勝



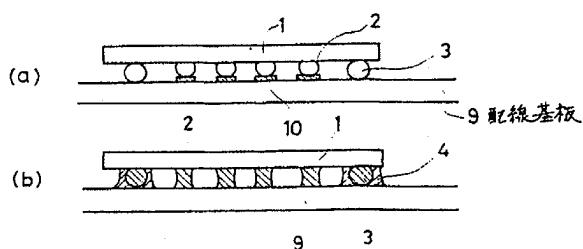
第1図



第2図



第3図



第4図